



# I2C | GPIO 提升分析訊號的 全新利器 SPI

## ZEROPLUS I2C-SPI Control Center

存取I2C / SPI介面汇流排资料的便捷利器

可快速存取I2C或SPI资料，更可同时模拟Master / Slave状态

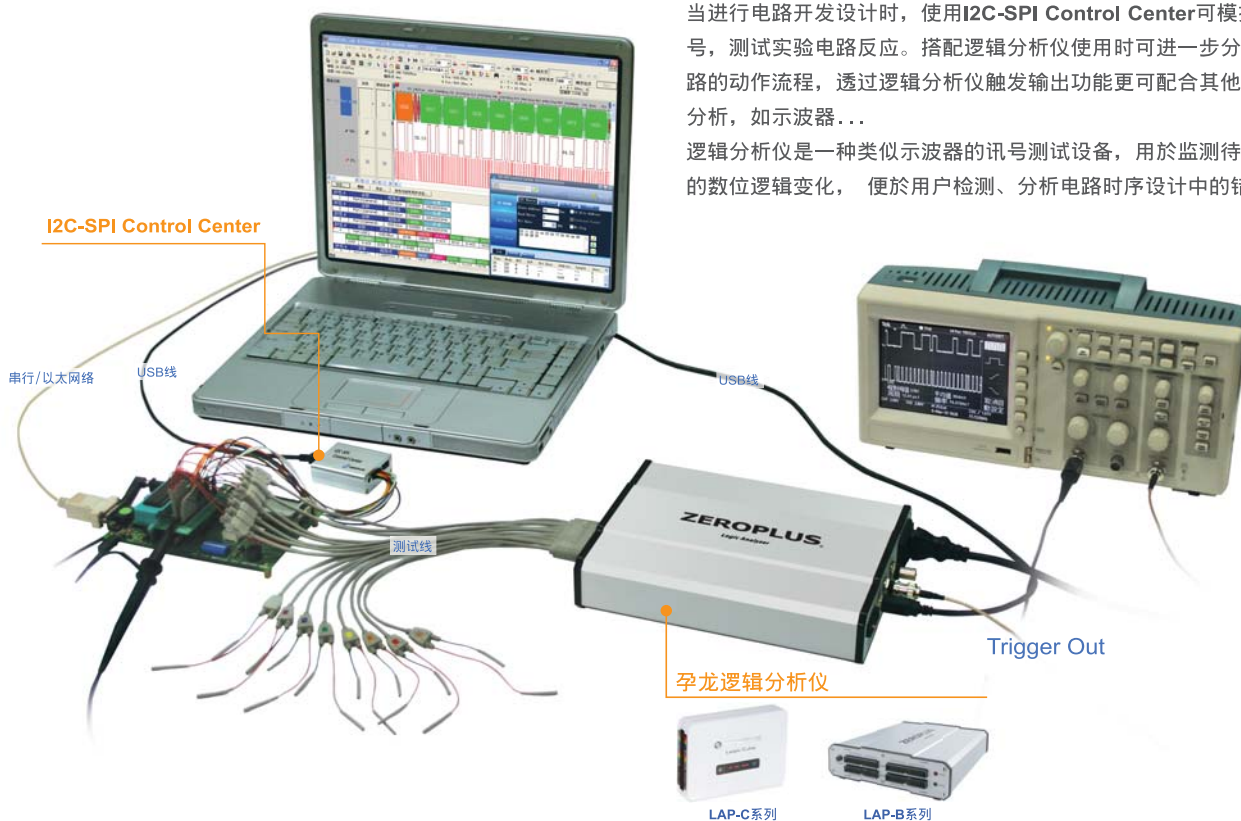
在I2C及SPI模式下使用Trigger模式，即可用I2C / SPI资料做为硬件触发条件

只要切换至GPIO模式时使用者即可透过指令写入来发送讯号

搭配孕龙逻辑分析仪可提升进行I2C / SPI讯号分析时的工作效率

资料符合条件时送出触发讯号，或者用 GPIO Batch Interface 来发送信号

# I2C-SPI Control Center



当进行电路开发设计时，使用I2C-SPI Control Center可模拟I2C及SPI讯号，测试实验电路反应。搭配逻辑分析仪使用时可进一步分析记录实验电路的动作流程，透过逻辑分析仪触发输出功能更可配合其他周边仪器进行分析，如示波器...

逻辑分析仪是一种类似示波器的讯号测试设备，用于监测待测电路工作时的数位逻辑变化，便于用户检测、分析电路时序设计中的错误。

### I2C Mode

- 功能** 可产生I2C资料进行传输，且可模拟Master/Slave端状态
- 特色** I2C讯号速率可自行设定（2KHz ~ 833KHz）  
支援10 Bits Address  
支援I2C资料连续发送（No Stop）及combined格式  
支援I2C Trigger功能，可自行设定I2C资料状态作为触发条件

### I2C Monitor

- 功能** 监控I2C总线中的读写状态、位址以及资料封包
- 特色** 可连续记录I2C总线中的各种封包  
包含读写状态、位址数以及资料内容  
可将记录结果以EXCEL方式储存

### SPI Mode

- 功能** 可产生SPI资料进行传输，且可模拟Master/Slave端状态
- 特色** SPI讯号速率可自行设定（156KHz ~ 1000KHz）  
可调整SPI模式（Phase/Polarity）  
支援SPI Trigger功能，可自行设定SPI资料状态作为触发条件

### GPIO Mode

- 功能** 可自行设定需产生的8bits资料状态
- 特色** 可设定8 Pin模式或6 Pin模式  
可搭配I2C模式或SPI模式使用  
可调整IO脚位是否需增加Pull up电阻

### Batch Mode

- 功能** 支援I2C、SPI、GPIO模式，可将待产生的资料设定批次处理
- 特色** 透过Batch Mode可灵活定义资料传送状态，模拟实际装置反应



**孕龍科技**  
Zeroplus Technology Ltd.

东莞市孕龙晶片设计有限公司 [www.zeroplus.com.tw](http://www.zeroplus.com.tw)

【深圳代表处】  
广东省深圳市宝安区宝民二路鸿隆广场B2座2821室  
电话:+86 755-29556305-6  
传真:+86 755-29556306 #808

【上海代表处】  
上海市浦东新区张江晨晖路377弄172号101  
电话:+86 21-50278005-6  
传真:+86 21-50278006